

ALTERA FPGAs (Forts.)

Table with columns: Paket, Gates, E/A-Anschlüsse, Betriebsspannung, Gesamte RAM Bits (K), Geschwindigkeit, Digi-Key Teilernr., Stückpreis, Altera Teilernr.

Table with columns: Paket, Gates, E/A-Anschlüsse, Betriebsspannung, Gesamte RAM Bits (K), Geschwindigkeit, Digi-Key Teilernr., Stückpreis, Altera Teilernr.



CPLDs

Die MAX-Produktgruppen von Altera umfassen den kostenoptimierten MAX 3.000 und die MAX 7.000 Hochleistungs-CPLDs mit Dichten, Paketen und Geschwindigkeitsgraden, die die verschiedensten Designanforderungen erfüllen.

Table with columns: Paket, Makro-zellen, Gates, Pin-Pin Delay (ns)^, E/A-Anschlüsse, Spannung (V), Geschwindigkeit (NS), Digi-Key Teilernr., Stückpreis, Altera Teilernr.

Table with columns: Paket, Makro-zellen, Gates, Pin-Pin Delay (ns)^, E/A-Anschlüsse, Spannung (V), Geschwindigkeit (NS), Digi-Key Teilernr., Stückpreis, Altera Teilernr.

Kostenloser Versand für Bestellungen über 65 €! Alle Preise verstehen sich in Euro und enthalten Zollgebühren. (AT-DE091) 561

ALTERA CPLDs (Forts.)

Table with columns: Paket, Makro-zellen, Gates, Pin-Pin Delay (ns)^, E/An-schlüsse, Spannung (V), Geschwindigkeit (ns), Digi-Key Teilernr., Stückpreis, Altera Teilernr. Includes sections for MAX IIZ - RoHS-konform, MAX 3000A, and MAX 7000.

Table with columns: Paket, Makro-zellen, Gates, Pin-Pin Delay (ns)^, E/An-schlüsse, Spannung (V), Geschwindigkeit (ns), Digi-Key Teilernr., Stückpreis, Altera Teilernr. Includes sections for MAX IIZ - RoHS-konform, MAX 3000A, and MAX 7000.

♦ RoHS-konform † Industrie-Temperatur: -40 bis 100 °C \* Schlauch ‡ Vor Zuordnung eines Designs zu diesem Gerät ist eine komplette Thermoanalyse auszuführen. Sehen Sie für weitere Informationen das Datenblatt Operating Requirements for Altera Devices auf der Web-Seite www.digkey.com. ^ Pin-zu-Pin-Verzögerung (ns) (Forts.)

Kostenloser Versand für Bestellungen über 65 €! Alle Preise verstehen sich in Euro und enthalten Zollgebühren.



Table with columns: Paket, Makro-zellen, Gates, Pin-Pin Delay (ns)^, E/A-Anschlüsse, Spannung (V), Geschwindigkeit (ns), Digi-Key Teilernr., Stückpreis, Altera Teilernr.

Table with columns: Paket, Makro-zellen, Gates, Pin-Pin Delay (ns)^, E/A-Anschlüsse, Spannung (V), Geschwindigkeit (ns), Digi-Key Teilernr., Stückpreis, Altera Teilernr.



Konfigurationsgeräte

Während des Gerätebetriebs speichern Altera® FPGAs die Konfigurationsdaten in SRAM-Zellen. Da SRAM-Speicher flüchtig ist, müssen die SRAM-Zellen jedes Mal beim Einschalten des Geräts mit Konfigurationsdaten beladen werden.

Table with columns: Speichergröße (BIT), On-Chip-Dekomprimierungs-Support, IS-Support, Neu programmierbar, Spannung (V), Paket, Digi-Key Teilernr., Stückpreis, Altera Teilernr.

◆ RoHS-konform \* Schlauch

Kostenloser Versand für Bestellungen über 65 €! Alle Preise verstehen sich in Euro und enthalten Zollgebühren.